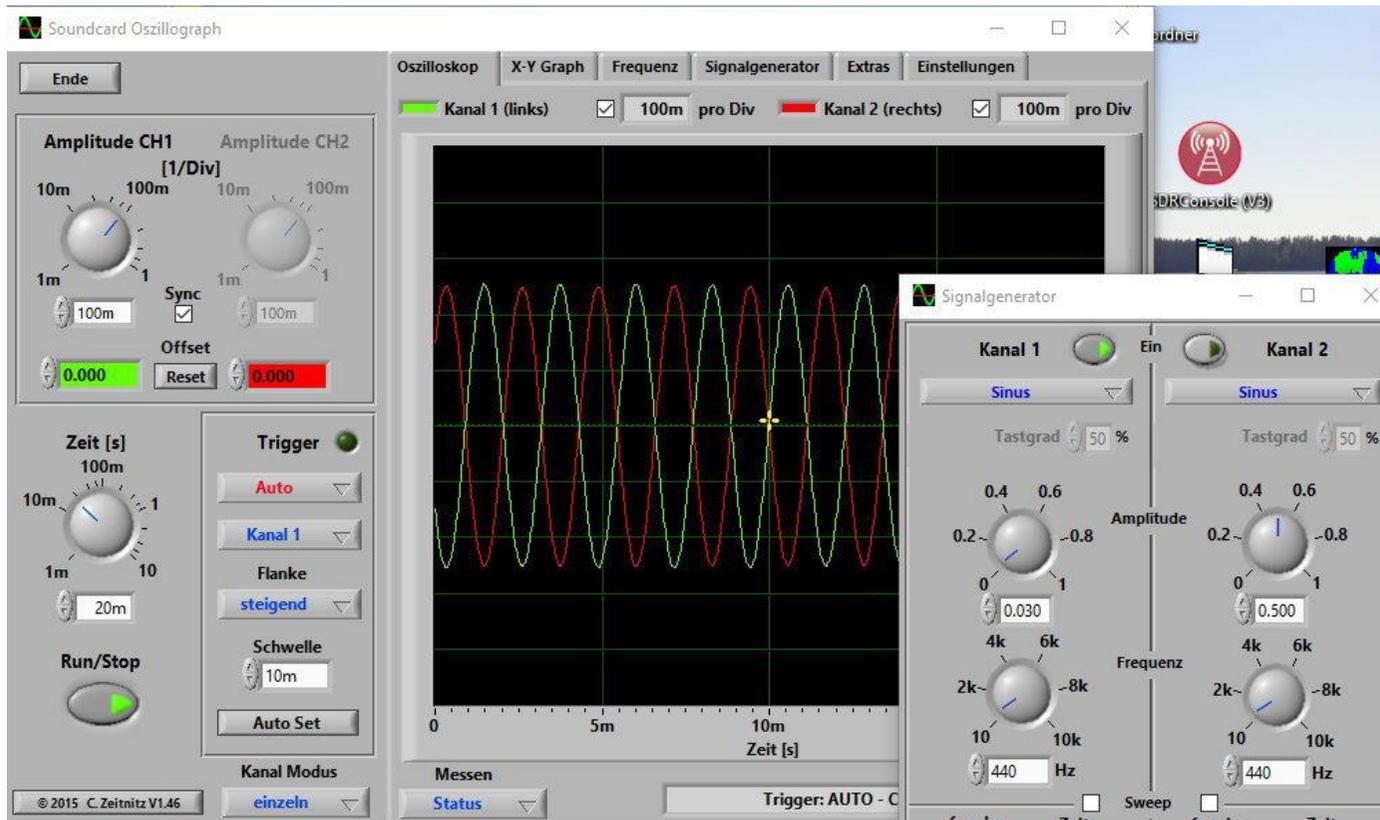
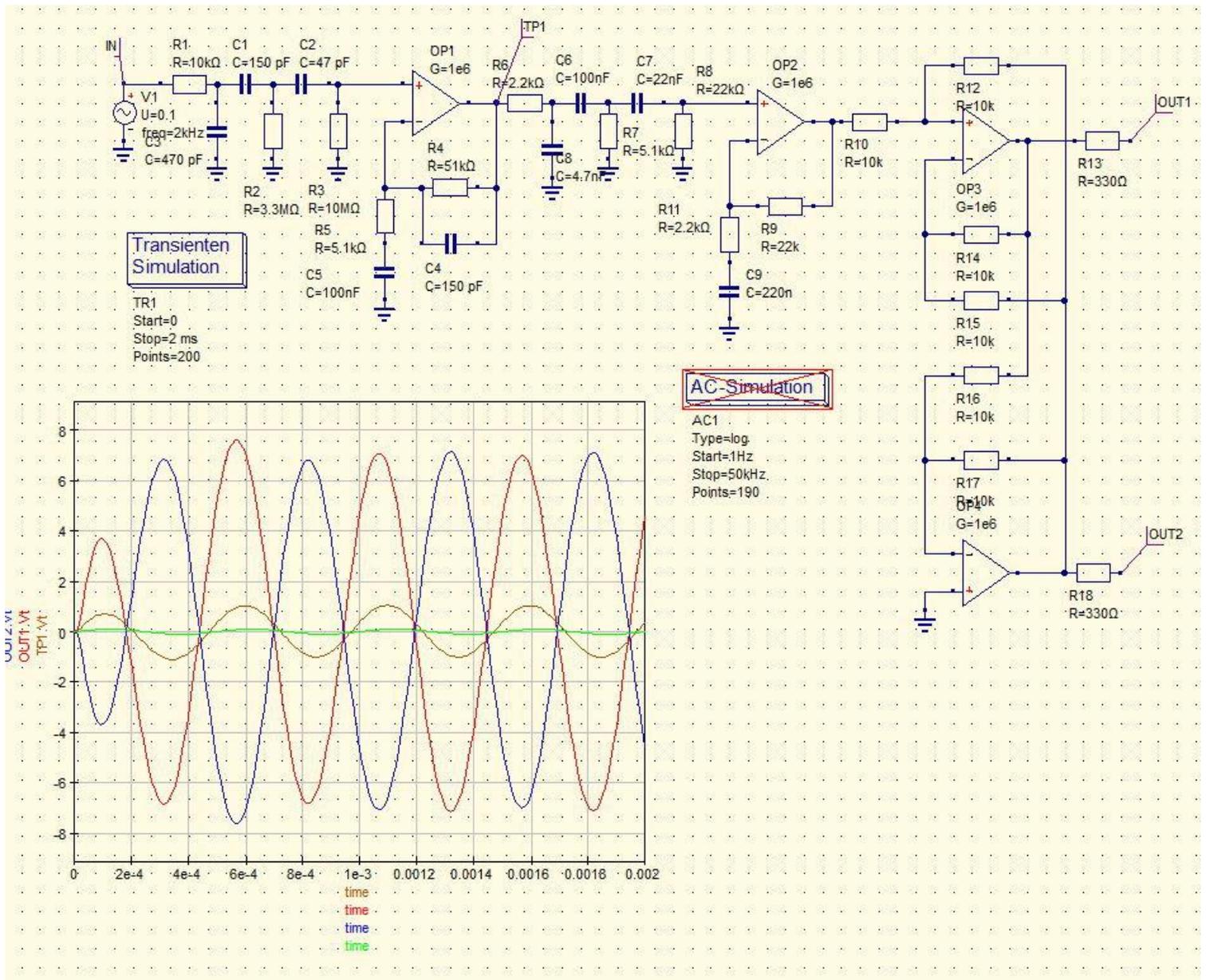


Ergänzende Info zum AATiS VLF-Receiver (AS69)

Der VLF-RX (AATiS-RX AS69) liefert doch ein sauberes Sinussignal - alles in bester Ordnung. Die Verstärkung am Laptop-Eingang war zu hoch eingestellt, deswegen die Verzerrungen (beim Workshop am 28.11.22). Man sieht, die beiden Ausgänge sind invertiert, passt auch zum Schaltbild.

Hier einige Screenshots (Realer Test und Qucs-Simulation:



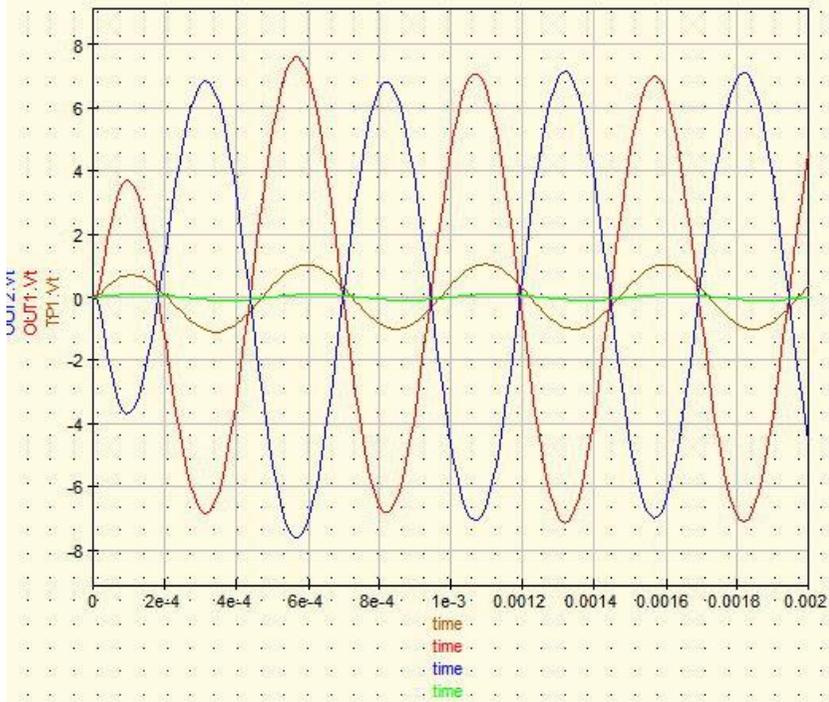


Transient Simulation

TR1
Start=0
Stop=2 ms
Points=200

AC-Simulation

AC1
Type=log
Start=1Hz
Stop=50kHz
Points=190



Ende

Amplitude CH1 [1/Div] 10m 100m 1m 1

Amplitude CH2 [1/Div] 10m 100m 1m 1

Sync

Offset 0.000 Reset 0.000

Zeit [s] 10m 100m 1m 10 120m

Trigger

Aus

Kanal 1

Flanke steigend

Schwelle 10m

Auto Set

Kanal Modus einzeln

© 2015 C. Zeitnitz V1.46

Oszilloskop X-Y Graph Frequenz Signalgenerator Extras Einstellungen

log dB autom. Skala Pegelspitzen halten Kanal 1

dB

Frequenz [Hz]

stärkste Frequenz 22.873 Hz Frequenz an Cursor

Zoom

Filter in separatem Fenster

Totale harmonische V

Channel	tiefste Frequenz [Hz]	höchste Frequenz [Hz]
CH 1	1000	20000
CH 2	1000	20000

Signalgenerator

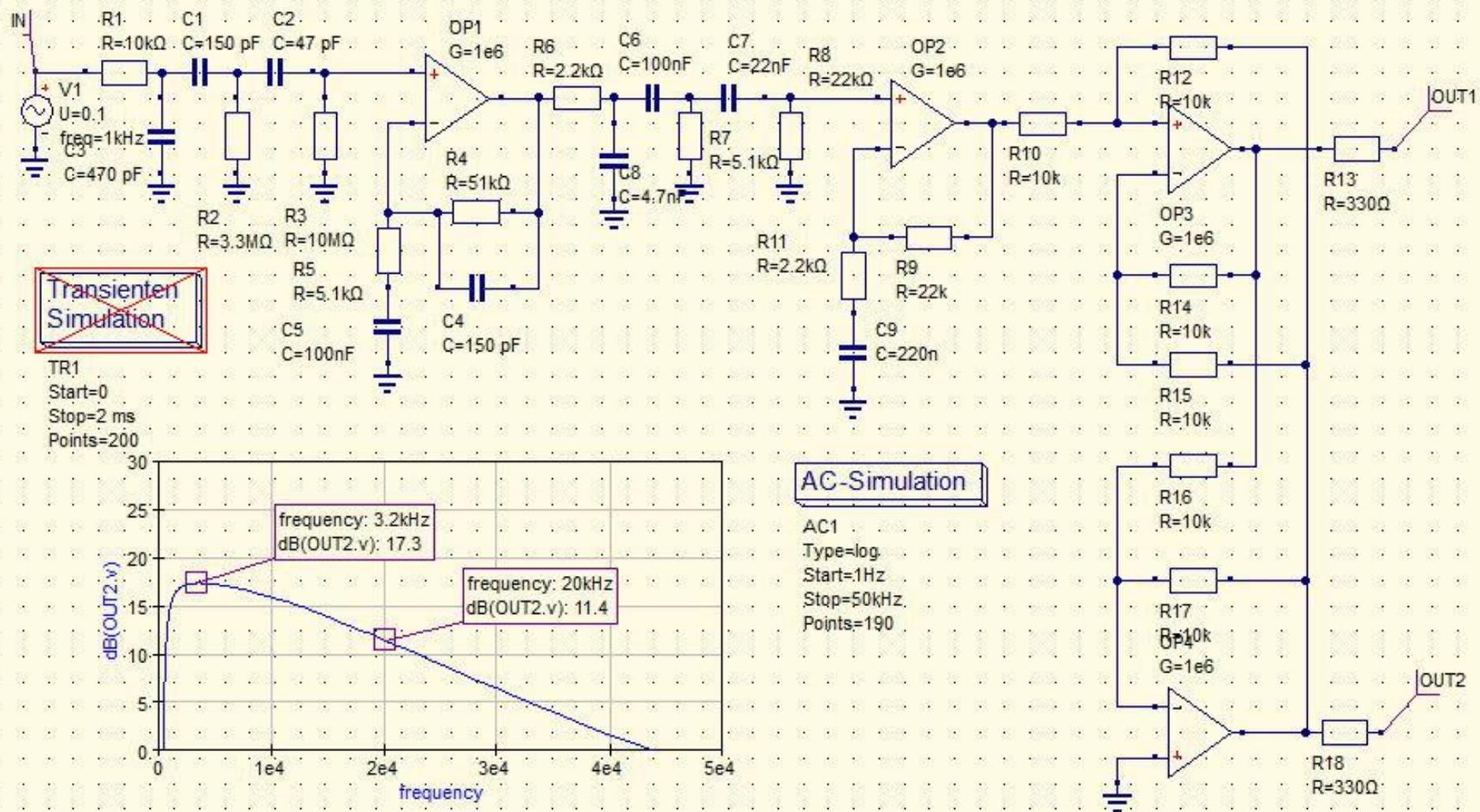
Kanal 1 Ein

Rosa Rauschen

Tastgrad 50 %

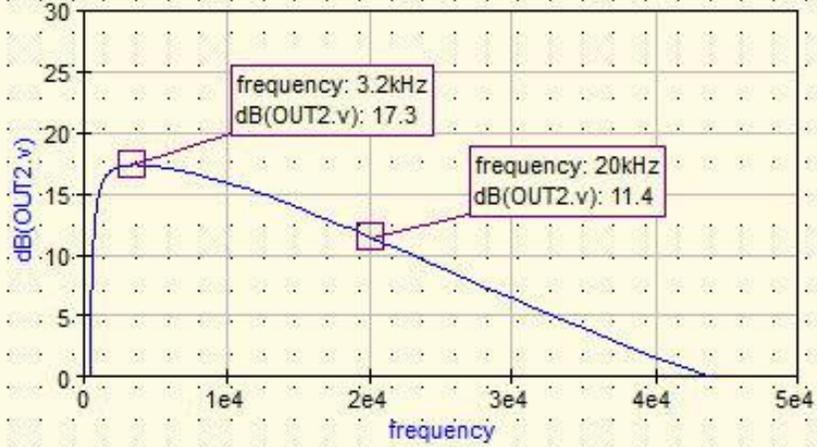
Amplitudengang 0.4 0.6 0.2 0.8 0 1 0.500

4k 6k



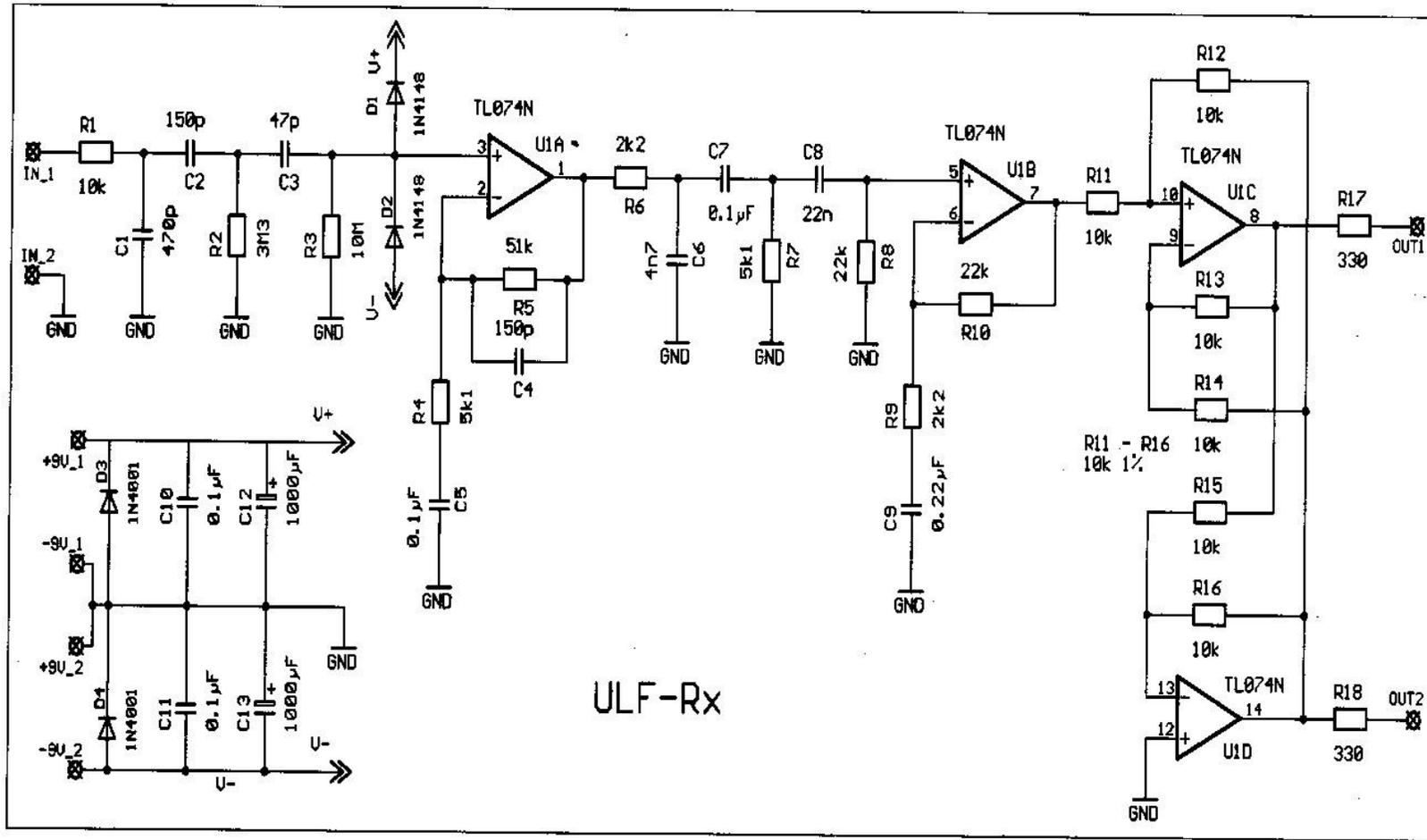
~~Transient Simulation~~

TR1
Start=0
Stop=2 ms
Points=200



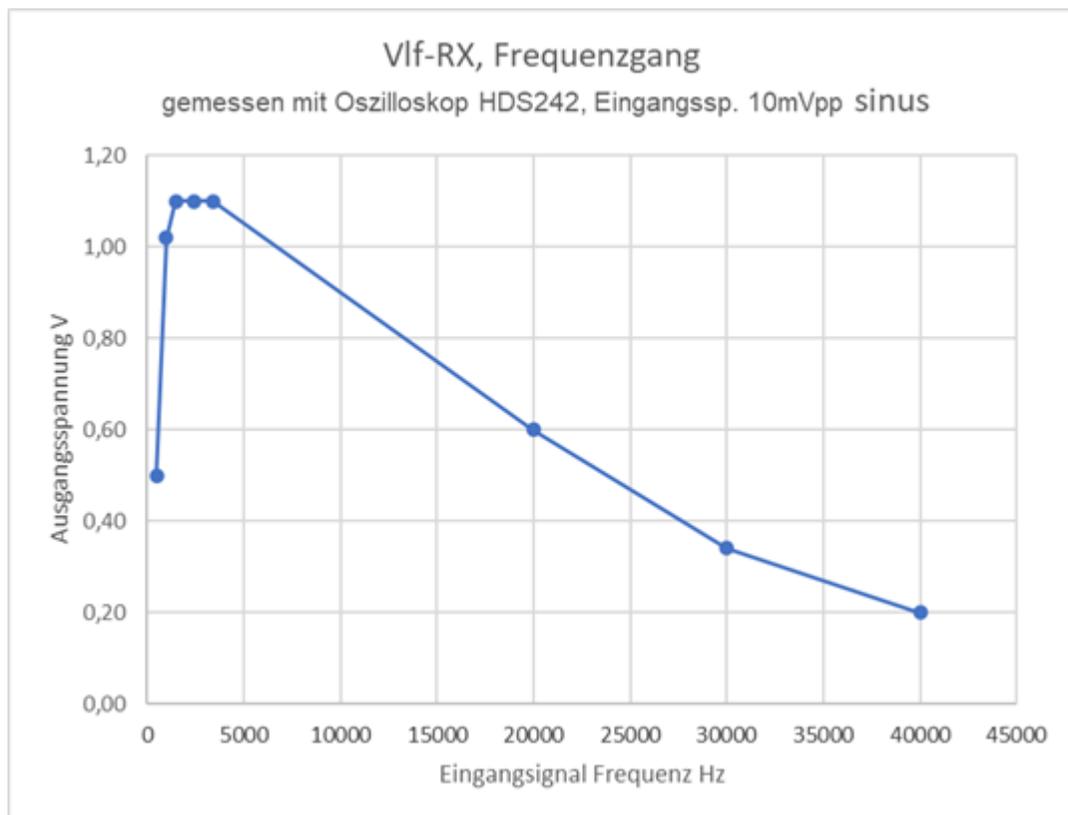
AC-Simulation

AC1
Type=log
Start=1Hz
Stop=50kHz
Points=190

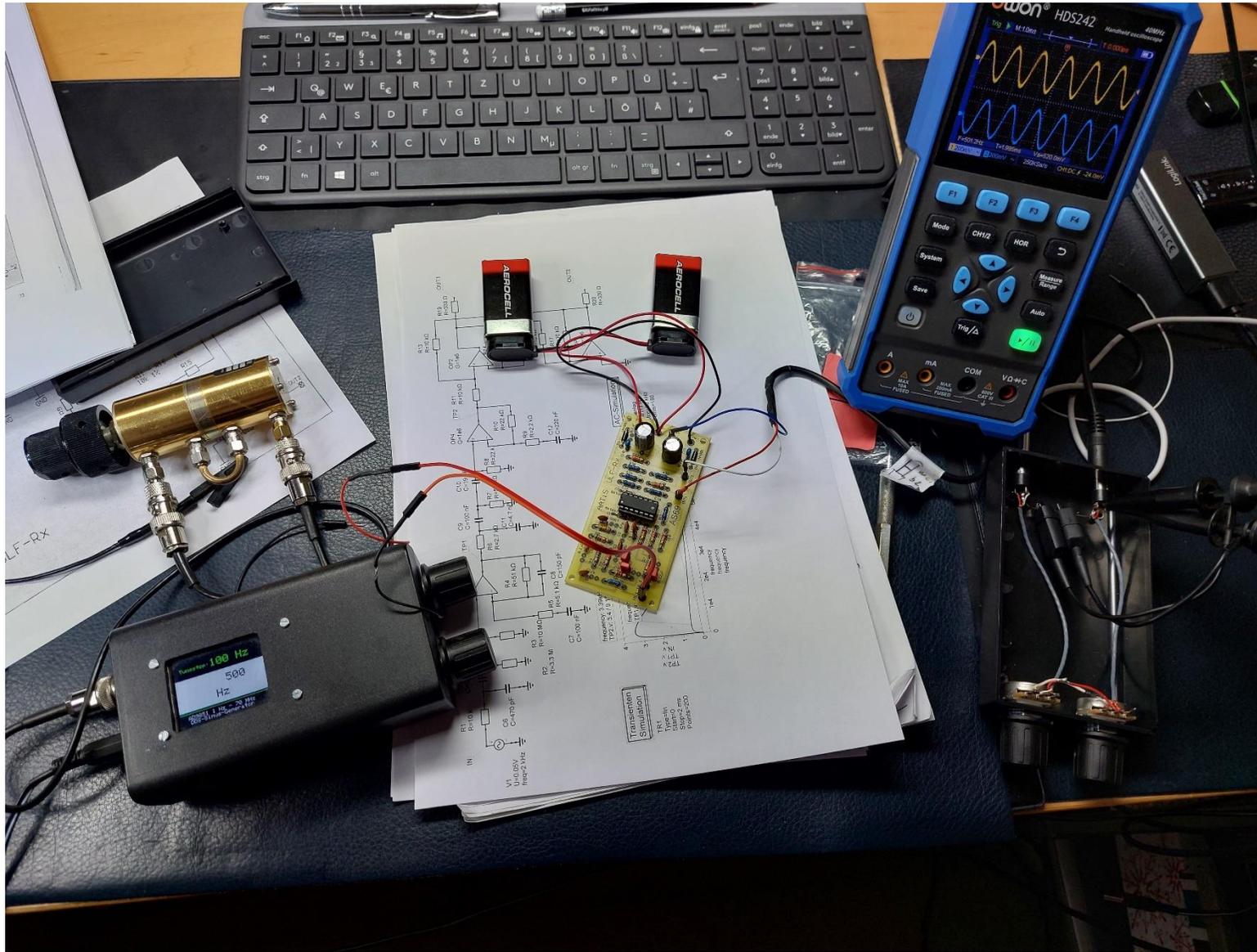


ULF-Rx

20.12.2022: Peter, DL5OBT hat auch einen VLF-RX aufgebaut und getestet – sein Filter-Diagramm passt gut zu der Qucs-Simulation:



Und das ist der Messaufbau:



Und der VLF-RX bekam auch ein passendes Gehäuse:

